

## BL1820 (Flash版本)串口烧录流程

使用 CKlink（串口通信方式，一些常用串口工具也可以，接线为 3.3V，TX，RX，GND）进行烧录时，需要外接24Mhz晶振。首先串口工具的 TX 连接芯片 GPIO20，RX 连接芯片 GPIO21，3.3V 连接芯片 VDD，GND 先不连接。然后选取“OTP”，点击“读取”，再连接 GND 线。添加 BL\_Flash\_bootloader\_0x1F803F80 文件后写入，写入后需重新上电。



重新上电后，按上述方式在 Flash 界面读取到芯片后，添加工程文件写入即可。

BootLoader Tool

OMNIWARE

串口: COM12 (USB Serial Port) 115200

寄存器

读取

写入

存储区

地址: 0x10000000 MSB: 31 LSB: 0 值:

应用空间

RAM

Flash

OTP

☐ 加密 Bin 0x 4 字节密钥 ☒ 烧录后自动启动

| 类型    | 地址         | 镜像                               |
|-------|------------|----------------------------------|
| FLASH | 0x10000000 | 24g_data_xfer_slp_0x10000000.bin |

添加

烧录

擦除

启动

Flash工程文件需修改flash脚位为 CS – GP4, CLK – GP6, IO0 – GP9, IO1 – GP8, 更新算法文件dl2flash\_NoFlashInit.elf , 再编译后进行串口烧录。

```
//原flash脚位 gpio10、12、14、15
// REG_WRT(0x40010208, QSPI_FLASH_FUNC_REG1_VAL);
// REG_WRT(0x4001020C, QSPI_FLASH_FUNC_REG2_VAL);
//更新flash脚位 gpio4、6、8、9
REG_WRT(0x40010204, QSPI_FLASH_FUNC_REG1_VAL);
REG_WRT(0x40010208, QSPI_FLASH_FUNC_REG2_VAL);

//flash通信脚位不休眠 gpio10、12、14、15
// #define OMW_UNUSED_GPIO_MASK (0xC72BF8)
// #define OMW_WHEN_SLEEP_GPIO_MASK (0xC72BF8)

//flash通信脚位不休眠 gpio4、6、8、9
#define OMW_UNUSED_GPIO_MASK (0xC7FCA8)
#define OMW_WHEN_SLEEP_GPIO_MASK (0xC7FCA8)

// #define QSPI_FLASH_FUNC_REG1_VAL 0x00190000 //PIN 10
// #define QSPI_FLASH_FUNC_REG2_VAL 0x19190019 //PIN 12,14,15

#define QSPI_FLASH_FUNC_REG1_VAL 0x00190019
#define QSPI_FLASH_FUNC_REG2_VAL 0x00001919
```

