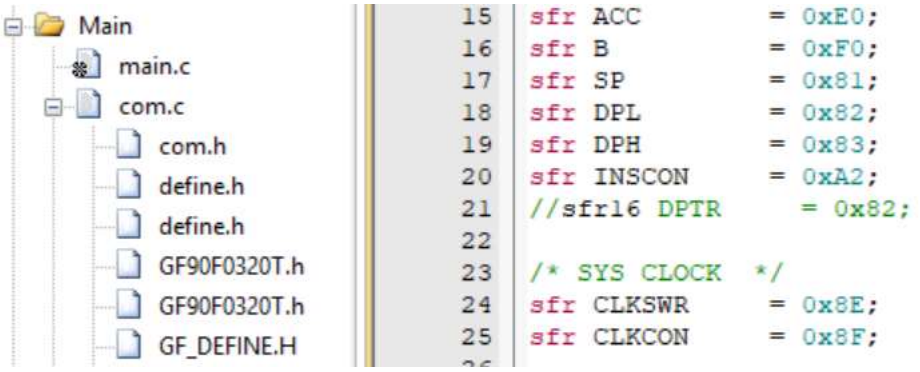
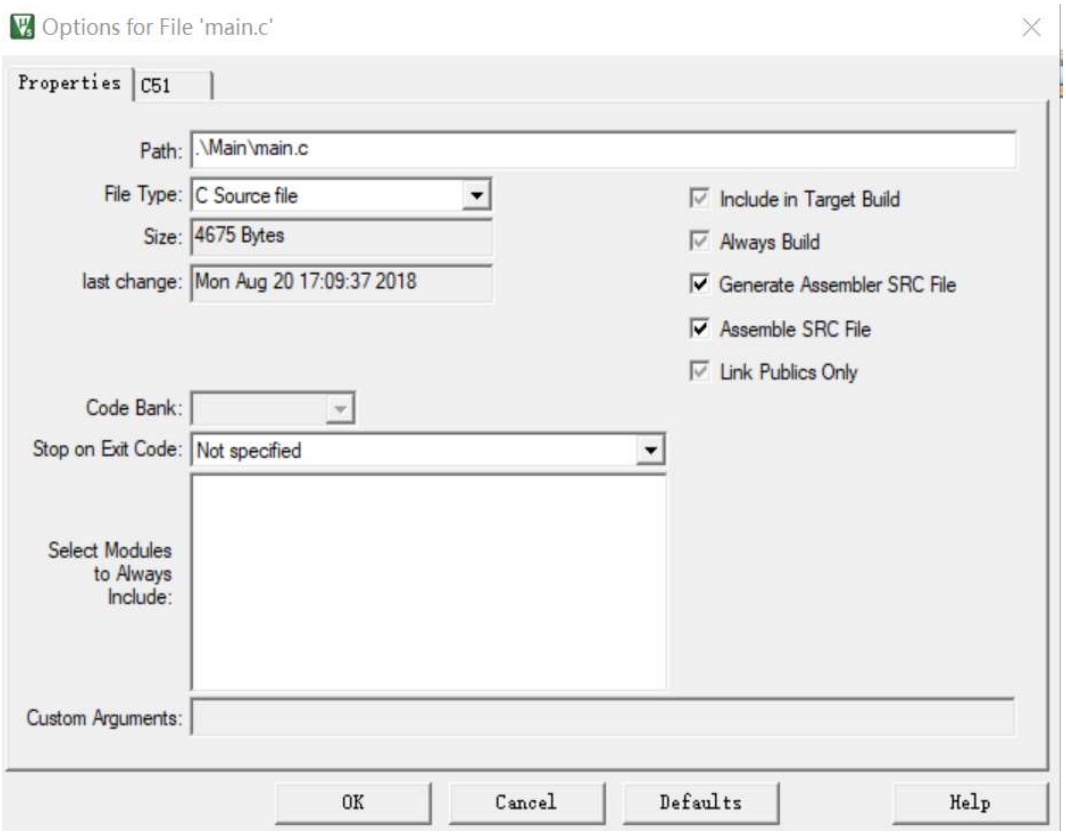
操作步骤

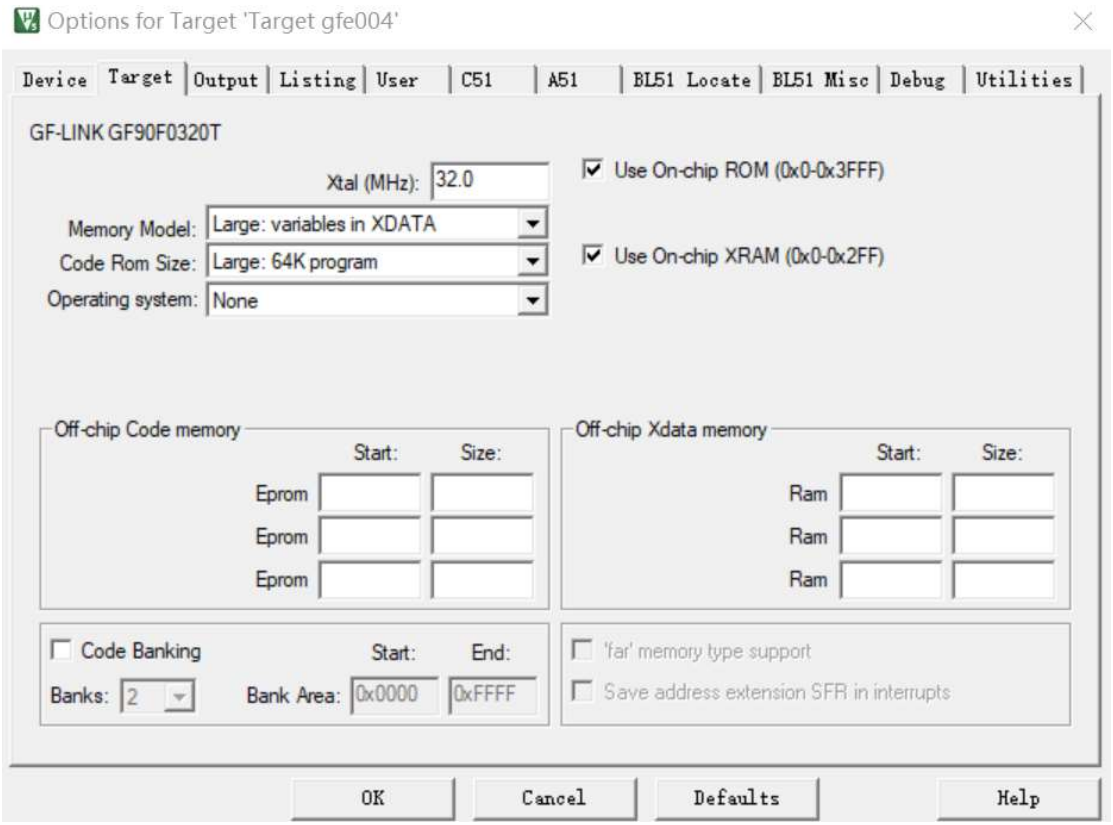
1、 以 GF90F0320 为例，打开 Keil 工程后，点击打开 GF90F0320T.h 头文件，并将定义的“sfr16 DPTR = 0x82”屏蔽。



2、 选中需要嵌入汇编的.C 文件，然后然后右击选择 Options For File，在跳出的选项框中将 Generate Assembler SRC File 以及 Assemble SRC File 勾选为黑色。



3、 看下当前工程 Memory Model，如示例工程为 Large，



4、 根据不同的编译模式，在 KEIL 安装目录表下的 keil\c51\lib\中选中相应的库文件添加到工程中

C51S.LIB - 没有浮点运算的 Small model

C51C.LIB - 没有浮点运算的 Compact model

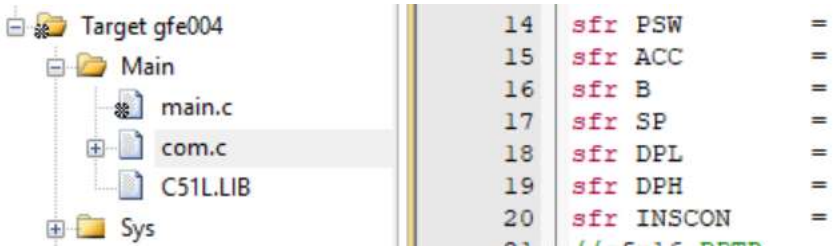
C51L.LIB - 没有浮点运算的 Large model

C51FPS.LIB - 带浮点运算的 Small model

C51FPC.LIB - 带浮点运算的 Compact model

C51FPL.LIB - 带浮点运算的 Large model

5、 添加完成后如下图所示：



6、 在需要嵌入汇编的地方加入#pragma asm 以及#pragma endasm 两行代码，在两行代码之间写入相应的汇编程序即可。

```
55  #pragma asm
56    MOV     R0,#RAM_DATA_NUM
57      CLR     A
58  D_IDATA_LP:
59    MOV     @R0,A
60      DJNZ    R0,D_IDATA_LP
61
62      MOV     DPTR,#0
63      MOV     R7,#LOW (RAM_XDATA_NUM)
64      MOV     R6,#HIGH (RAM_XDATA_NUM)
65      CLR     A
66  D_XDATA_LP:
67    MOVX    @DPTR,A
68      INC     DPTR
69      DJNZ    R7,D_XDATA_LP
70      DJNZ    R6,D_XDATA_LP
71  #pragma endasm
```

说明：当选定的 C 文件嵌入汇编语句后，调试时将不支持在 C 文件设置断点，只能在 C 文件对应的汇编（.src）文件设置断点。